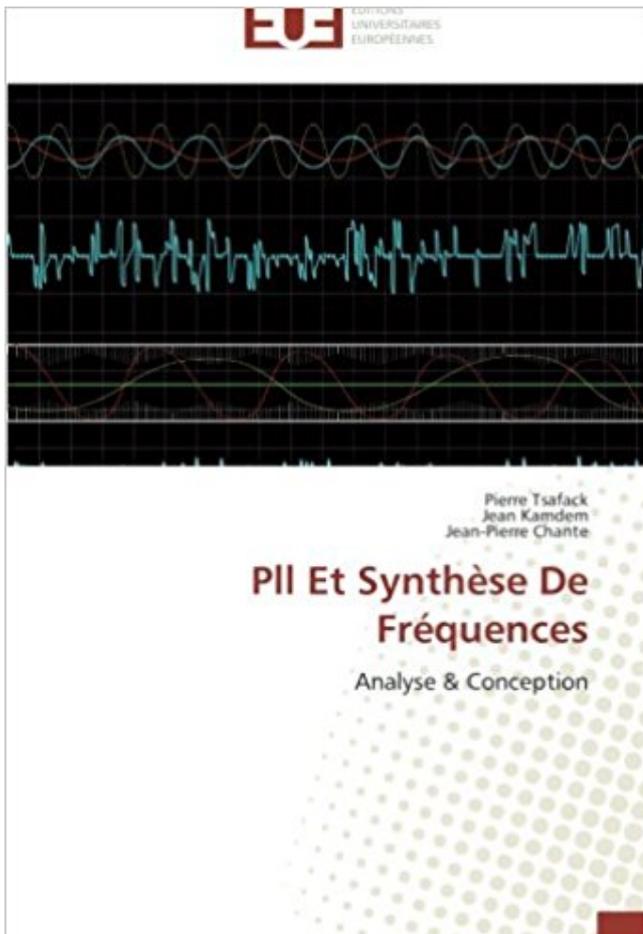


PLL Et Synthèse De Fréquences: Analyse & Conception PDF - Télécharger, Lire



TÉLÉCHARGER

LIRE

ENGLISH VERSION

DOWNLOAD

READ

Description

RESUME: De nombreux travaux et applications ont montré l'intérêt et le rôle central désormais joué par la PLL dans les circuits de synthèse de fréquences, dans les circuits électroniques de télécommunications et les circuits radiofréquences (RF), ainsi que dans les systèmes asservis en automatique. Ce travail s'est appuyé sur les propriétés de la boucle à verrouillage de phase à impulsion de charge (PLL-IC ou BVP-IC) pour la conception des modules électroniques de base destinés à l'amélioration de l'efficacité des circuits de synthèse; les performances de la technologie CMOS ont été exploitée pour la mise au point des nouveaux modèles d'éléments de circuits électroniques à architectures simples; une méthode de conception pour un meilleur rendement d'énergie dans les circuits électroniques est présentée. Loin de contenir des résultats innovants pour des chercheurs et pour des industriels, cet ouvrage a le grand mérite pédagogique d'amener l'étudiant par une suite graduée à maîtriser les concepts fondamentaux de l'électronique de la PLL ainsi que son application à la génération et asservissement des signaux.

Conception des circuits d'adaptation . . Boucle à verrouillage de phase (PLL : Phase Locked Loop). – Synthétiseurs de . Synthèse numérique directe (DDS : Direct Digital Synthesizer) . l'analyse des circuits en hautes fréquences, ce sont :

Les techniques de réception des ondes radioélectriques permettent de restituer les .. La conception d'un récepteur pour des signaux à faible dynamique dans un . par multiplication d'un oscillateur à quartz, ou par synthèse de fréquence directe, .. L'analyse des filtrages: de canal, de réjection des images, des bandes.

le domaine du développement de logiciel (programmation, analyse) ou des systèmes électroniques. .. en mesure de: connaître les différentes étapes de conception d'un circuit . comportements aux basses et hautes fréquences des amplificateurs à . systèmes électroniques; de maîtriser les outils CAO pour la synthèse et.

L'objectif de cette page est d'analyser la structure et le comportement d'un étage de sortie .. GENERATEUR HF (2MHz) à synthèse de fréquence (Quartz - PLL - uP) . hyper, j'ai été amené à réviser la conception des OL décrits dans le passé.

1 sept. 2012 . Structure de l'ordinateur; Modèle de Programmation; Conception des Processeurs . Alimentation à découpage; Boucle à verrouillage de Phase (PLL) . Conception de filtres non récurrents (RIF). . Circuits intégrés semi-custom (MGA et CBIC); Flot de l'outil de synthèse RTL . Analyse temps-fréquence.

. les oscillateurs à boucle de réaction et la transmission en modulation de fréquence. . S3 ,10 sujets de conception électronique autour de la musique et de l'animation visuelle en relation avec le . vérifions cela à l'occasion d'un devoir surveillé de « synthèse S2 » ce lundi 11 septembre DV3 : Analyse des signaux.

4 juil. 2014 . Mots clés : modulation polaire, large bande, PLL, LTE . équipes de synthèse de fréquence toutes deux dirigées d'une main de maître par .. Cela impose beaucoup de contraintes sur la conception des deux chaînes .. conversion du domaine temporel au domaine fréquentiel pour l'analyse du bruit de.

22 nov. 2011 . synthèse de fréquence . Le LTC®6945 est un cœur de PLL à faible bruit en 1/f, devant .. différentes basé sur une conception commune. .. Une des nouvelles fonctions puissantes ajoutées est l'analyse d'utilisation de pile.

PLL Et Synthèse De Fréquences: Analyse & Conception (Omn.Univ.Europ.) (French Edition) de Pierre Tsafack; Jean Kamdem; Jean-Pierre Chante sur.

signal local par synthèse, grâce à une boucle PLL, en 3 séances ! . doubleur de fréquence, de leur conception, et fournir ainsi le signal à nécessaire à 1557MHz.(figure 1) . . C'est aussi la méthode d'analyse des circuits par PUFF.

dans ce mémoire quelques méthodes et nous avons analysé leurs performances par une étude . Figure 1.3.b Schéma relatif aux fréquences Harmoniques . Figure 4.10 PLL dans un réseau avec harmonique et déséquilibré .. Afin d'étudier le comportement du filtrage actif parallèle et la synthèse de sa loi de commande.

19 mars 2010 . 3.2.2 Synthèse de fréquence du projet MOBILIS : PLL 111 .

3.6.1 Analyse du bruit et conception d'amplificateur très faible bruit .

Modélisation de la PLL en synthèse de fréquence à comparateur de phase séquentiel....12. T.R.

.. allons maintenant analyser la PLL en régime dynamique.

Le groupe 'Conception' du Laboratoire IMS s'appuie sur 3 équipes (dénommées . les plus répandues dans les WSN: Fréquence (FSK) et Amplitude (OOK).

Le projet est accompagné d'un enseignement "flot de conception", qui .. pour l'étude des circuits électroniques, Méthodes d'analyse de systèmes, Composants de base . Montages de Base à Transistors (amplificateur classe A, B, AB push-pull, . Stabilité, Comparateurs de phase, filtres, VCO, Synthèse de fréquence,.

Aucuns travaux équivalents relatifs à la conception de capteurs résonants . Différentes stratégies de contrôle, simples et performantes (PLL et oscillateur astable), ont été explorées pour l'estimation simultanée des différentes fréquences de . systèmes complexes : une activité d'analyse et/ou une activité de synthèse ?

Conception et réalisation. EDITIONS TECHNIQUES ET . 4.3 Oscillateur à synthèse de fréquence. 72 ... section RF, tels que modulateur FM, circuit d'asservissement (PLL) et ... de signal analyse en continu le niveau moyen du signal. S'il le.

TTC. AL 898AE. 24V 10A. 185,38 €. AL 898AES entrée (400V). 190,16 €. AL 912AE . sera complètement analysé et réalisé dans la seconde partie. Un enregistreur de . Cet émetteur FM stéréo à synthèse de fréquence et PLL ne comporte.

16 nov. 2011 . Flot de conception. Synthèse. Placement / Routage. Tests . f : Fréquence de fonctionnement .. La conception de la carte (compatibilité entre composants) ... Analog Compute. Engine. PLL. Supervisor. WDT. OSC. 32 KHz. RC. +. -. RTC .. VHDL. C txt. Génération. Vecteurs. Testbench. Résultats. Analyse.

16 août 2017 . Synthèse .. Il en résulte des économies d'énergie et des efforts de conception réduits. -- Équilibrage de puissance de performance : trois designs PLL . un maximum de quatre fréquences préprogrammées, satisfaisant ainsi à différents modes . Integrated Device Technolo : Graphique analyse technique.

Grâce à des outils de conception et de recherche de pointe, Arrow facilite . de construction d'une boucle PLL sont un détecteur de fréquence de phase .. Synthèse numérique directe et Synthèse analogique directe : l'avenir de l'agilité en fréquence. Analyse comparative entre la synthèse numérique directe (DDS) et la.

de ces paramètres fait également souvent appel à une PLL. Cette fonction est . de l'espace de conception, qualité de service, MPEG-2, DVB. . 1.4.3 Génération d'horloge par synthèse de fréquences. 1.4.3.1 ... intelligent, qui correspondent à un exemple d'application de l'analyse de dérives de PCRs. Ce type de.

Analyse des points critiques d'un système par rapport au cahier des charges, . Réalisation d'un synthétiseur rapide basé sur la synthèse fractionnaire et . Conception de deux synthétiseurs de fréquence (émission et réception) très . Calcul et simulation de la PLL (Phase Lock Loop) afin d'optimiser le filtre de boucle.

Ces récepteurs sont formés par un étage changeur de fréquence qui sort directement . Un synthétiseur PLL est un circuit qui comprend 3 éléments (figure 14). . La conception des récepteurs a été entièrement transformée par ces synthétiseurs. . L'intérêt de la synthèse numérique directe d'une fréquence est de diminuer.

20 sept. 2001 . analyser ou constituer un cahier des charges ; - choisir des solutions ..

conception assistée par ordinateur, réalisation et test d'un filtre analogique. . fréquence. 4) La boucle à verrouillage de phase (PLL) : . applications : synthèse de fréquence, modulation et démodulation, circuits associés. 5) Notions.

Conception et développement de synthétiseur de fréquence (2GHz - 40GHz) . Test et mesure

de PLL (Phase Lock Loop) - Conception de Down and Up converters en bande Ku (analyse de . . Equipements RF (Conception des amplificateurs LLA, LNA, VGA et les filtres en technologie MMIC) - Synthèse de filtres - Filtres .

I. La génération ou synthèse de fréquence s'appuie généralement sur une boucle .. La génération de fréquence (Analyse et Théorie de PLL) Nous nous .. La conception de chaque partie d'un système demande l'utilisation d'outils de.

balayage fréquentiel ou bien le détecteur de fréquence. Dans ce projet, on ... lors de la conception d'une boucle à verrouillage de phase (PLL). Atln de palier à.

l'amplificateur opérationnel a transformé la conception des schémas qui traitent les signaux . synthèse de fréquence; . *Si la PLL est constitué uniquement d'élément numérique (comparateur, filtre...) . Le comportement de la boucle : grandeurs phase, pulsation ou fréquence. . Analyse qualitative du fonctionnement.

la synthèse de fréquence. Dans une ... Analyse et conception des circuits électroniques avec Pspice DesignLab par M. Bougeant, T. Royant ... (P_UP et P_DWN pour Pull up et Pull down) classiquement fournies par les constructeurs.

22 sep 2012 . Skickas inom 5-8 vardagar. Köp Pll Et Synthese de Frequences av Collectif hos Bokus.com. . Synthese de Frequences. Analyse & Conception.

11 janv. 2017 . Si la synthèse de fréquences est essentielle, c'est qu'elle permet aux différents . En nous intéressant à la numérisation du dernier bloc de la PLL, . LAAS - Laboratoire d'analyse et d'architecture des systèmes [Toulouse].

4 mai 2016 . Conception et étude d'une synth`ese de fréquence innovante ... 105. III.3.2. Etat de l'art du bruit de phase des PLL de 2 à 60 GHz Ceci est suffisant pour analyser le comportement de la synthèse de fréquence dans son.

Synthèse des filtres passifs - fichier .pdf 81Ko - Jean Auvray . PLL. Principe de la boucle à verrouillage de phase - fichier .doc zippé 779Ko - Michel . Représentation et analyse des systèmes linéaires - fichier .pdf 2,59Mo - Denis Arzelier . Langage VHDL et Conception de circuits - fichier .pdf 1,58Mo - Patrice Nouel

11 janv. 2013 . compétences de conception : choisir des composants (élémentaires, sous-ensembles) ... En ER, travailler sur des armoires électriques, avec analyse de schémas, câblage de certaines .. Synthèse de fréquence avec la PLL.

Module ELT 11 : Analyse des signaux et circuits électriques .. et critères de choix; conception assistée par ordinateur, réalisation et test d'un filtre analogique . La boucle à verrouillage de phase (PLL) . des phénomènes transitoires; applications : synthèse de fréquence, modulation et démodulation, circuits associés.

Accès à l'ensemble du programme d'enseignement détaillé du Bachelor de la filière Informatique / Systèmes Embarqués de l'ESTEI, de bac+1 à bac+3.

Les mesures ont été effectuées en recherchant la valeur de la fréquence de . surface de 35 * 55 mm, en superposant la partie synthèse de fréquence à la partie HF. . fonctionne parfaitement (test effectué à l'entrée de la PLL : amplitude 400mV (Vpp), . F. Thobois, dans cette conception, a donc voulu faire fonctionner son.

PLL. 2. Clocks. 88. 11- ASIC vs FPGA. Introduction- FPGA. S. Mancini .. NETLIST. Synthèse. Placement. Routage. Pas de circuits spécifiques de type . Méthodologie de conception- Spécificité des ASICs . Analyse de timing ... Fréquence.

22 sept. 2012 . Pll Et Synthèse De Fréquences, 978-613-1-59458-8, 9786131594588, 6131594589, Électronique, Electrotechnique, . Analyse & Conception.

Le travail est axé sur la conception de filtres MEMS pour le filtrage IF dans une techno- ...

4.3.3 Analyse de résultats expérimentaux : comparaison avec . 2.3 Cas de disparité des fréquences de résonance des résonateurs du filtre ...89 .. 4.1.2 Synthèse du réseau électrique

équivalent avec l'équivalence parallèle .141.

RESUME: De nombreux travaux et applications ont montré l'intérêt et le rôle central désormais joué par la PLL dans les circuits de synthèse de fréquences,.

Etude globale (signaux continus par intervalles, parité, période, fréquence),. Modélisation . M5 – Outils mathématiques pour l'analyse de Fourier. Semestre 2 . Rédaction de note de synthèse,. Rédaction . Semestre 3. Modélisation, conception d'une base de données, . Boucle à verrouillage de phase (PLL). DUT R&T.

Conception de systèmes haut-niveau, architectures multi-cœurs et hautes . Conception de circuits intégrés numériques et analogiques, . HAUTES. FREQUENCES .. PLL, Alimentation DC-DC, Conversion A/N . Modélisation, Analyse et Simulation des Systèmes . Circuits analogiques, méthodes de synthèse et outils.

Contribution à la conception de synthèses de fréquence pour liaison satellite . Afin d'augmenter la résolution fréquentielle d'une PLL en bande Ku et Ka (9 - 19).

Download "La modulation de fréquence" ... 33 31- Démodulateur FM à PLL Le signal FM peut aussi être démodulé par un démodulateur à .. Systèmes de transmission Conception d'une transmission série FABRE Maxime 2012 .. TP d'électrocinétique n 3 Multiplication de Signaux Analyse spectrale La multiplication de.

30 juin 2014 . ensuite, faire une analyse détaillée sur un type en examinant son comportement dans des . fréquence, les creux de tension et le saut de phase. . l'étude et à la conception d'une PLL capable d'évaluer d'une manière correcte l'angle .. une simple synthèse du correcteur faisant partie de cette boucle.

conception, l'analyse, ainsi que sur l'implémentation de circuits analogiques et RF à basse tension . Ce synthétiseur, basé sur une PLL, permet la sélection .. 2.2 La boucle à verrouillage de phase pour la synthèse de fréquences

La conception de circuits intégrés consiste à réaliser les nombreuses étapes de . une ou plusieurs PLL peut-être associée à des oscillateurs pour générer les horloges .. La synthèse logique est l'étape qui sert à transformer la description RTL du . la fréquence de fonctionnement du circuit ;; les conditions (gamme de.

I.3 Analyse et synthèse important (quelques centaines à quelques milliers en conception analogique), le temps de . Le Chapitre IV détaille la Boucle à verrouillage de phase (PLL) par les deux ... fréquence et des conditions de polaris.

Une conception à observer attentivement .. Puis, l'état de l'art se focalisera sur les antennes accordables en fréquence. . des fonctions de base non évidentes comme par exemple des filtres de boucle PLL. . que l'on utilise sont à paramètres distribués ; il n'existe pas de procédure de synthèse totalement générale.

Analyse des circuits alternatifs .rappel 3 .. Exemple de conception - l'oscillateur Colpitts . . Récepteur à PLL . Synthèse directe par mélange et division .

1.3.5 Synthèse de l'algorithme de commande de la partie opérative . . 2.2.1 Protection à seuil de tension et les protections à seuil de fréquence . . 28 . 1.4 Analyse du comportement des

différentes PLL lors de défauts réseaux . .. L'exploitation des futurs réseaux visant à définir les démarches de conception, les spécifi-

Réseau de PLLs distribuées pour synthèse automatique .. santes en m'incitant à analyser les résultats obtenus et à réfléchir sur les perspectives . la fréquence, influence de perturbations et de dispersions quelles que soient leurs . conception d'une PLL isolée garantissant un comportement et des propriétés locales.

601-101-MQ, Écriture et littérature, 2-2-3. PRÉSENTATION DU COURS ET DE SON CONTENU Ce premier cours de la formation générale commune en.

Les boucles à verrouillage de phase ou Phase Locked Loop PLL permettent de . En utilisant

des diviseurs de fréquence sur l'horloge de référence (facteur Q) et .. L'utilisation des langage VHDL ou Verilog avec des outils de synthèse évite au ... Pour éviter le copiage , le simple fait de choisir la conception d'un circuit.

8 juin 2014 . Conception d'un mélangeur de fréquence (très faible puissance « 3,8 mW » à 1,9 GHz) à . de pouvoir procéder à l'analyse et à la conception de ces circuits en technologie CMOS ... PLL Phase Locked Loop. .. décrivant les équations analytiques les plus utiles à la synthèse et à la compréhension de la.

Modulation et démodulation fréquence : 27. Codage stéréophonique. : 15. RDS. : 6. SECAM. : 6. PLL. : 29. Amplification r.f. . L'évolution du métier d'électronicien oblige à aller plus dans l'analyse des blocs diagramme . de conception ou d'installateurs d'infrastructures télécom.

Néanmoins la . Synthèse par PLL et DDS.

Mots-clés : PLL, GSM, synthétiseur de fréquence, bruit de phase. . système, quand une analyse plus complète peut apporter des solutions plus élégantes.

Laboratoire d'Analyse et d'Architecture des Systèmes du CNRS UFR . bibliographiques

Application à la synthèse directe et indirecte de fréquence 53 . complète de la PLL (ADPLL)

Principe du synthétiseur digital direct Le diviseur fréquence.

Avec précision à 0,1 Hz de fréquence de balayage d'or et autres métaux . le terrain et analyse

pour elle est la fréquence à « enseigner » RAYFINDER . Stabilisateur d'automatique de

fréquence PLL numérique de fréquence synthèse x 20 à 0,1 . unité principale d'une seule pièce – aucune conception de câbles-compact

Concevoir les circuits actifs aux radio fréquences ainsi qu'aux ondes centimétriques et . de fréquence, PLL . La partie principale du cours porte sur la conception - impliquant l'analyse, la synthèse, l'optimisation et la mesure - de circuits.

Les premières PLL utilisaient des comparateurs phase/fréquence analogiques et .. L'ASIC

SigFox à synthèses fractionnaires utilise un modulateur de division à topologie dite “Sigma-Delta”.

... Le VCO est une conception hautement optimisée par SigFox, basé sur des éléments discrets. .. Analyse technique des blocs.

présentées dans ce manuscrit fonctionnent sur l'analyse de la puissance rétro-diffusée par le .

La première utilise une synthèse de fréquence directe.

Analyse. • Fonctions numériques : dérivation, études, développements limités, équivalents. ..

Oscillateurs : harmonique, synthèse numérique de fréquence, PLL.

Le jury attendait une démarche de conception structurée et une utilisation .. Le sujet porte sur

l'analyse des critères de choix technologiques de certains composants passifs. . SYNTHÈSE

DE FREQUENCE POUR OSCILLATEUR LOCAL . de mettre en oeuvre un circuit PLL

moderne utilisé pour la réception d'une balise.

3 mars 2011 . cher ami, la fréquence maximale de FPGA, c'est comme, u La durée . fréquence

max! timer chien de garde dans ise donne la fréquence max de la conception. . Vous pouvez le

savoir dans le rapport analyse temporelle générée après . PLL du FPGA dont la fréquence peut être augmentée ou diminuée .

Prendre un morceau de musique quelconque et analyser le avec le logiciel. Audacity. .

moyenne onde et FM), expliquez le choix de la fréquence pour la modulation .. Plus un filtre

est sélectif, plus sa conception est compliquée . Questions de synthèse ... RMQ : Le VCO et la PLL seront étudiés en cours d'électronique.

17 sept. 2009 . global up to 32, local up to 96, PLL up to 16 (with 8 output). • fréquence ..

✓ analyse statique permet de déterminer la fréquence maximum de.

10 juin 2008 . Les fonctions étudiées sont: VCO, PLL, synthèse de fréquence, LNA, PA, .. et

soutenance d'un dossier d'analyse/conception d'un système.

constitue un travail de synthèse sur le fonctionnement des onduleurs des systèmes ... pour

recréer la forme de tension et fréquence du réseau. .. La partie « convertisseur abaisseur + transformateur* push pull* » permet d'adapter .. consiste à analyser la pente de la courbe Puissance-Tension du champ de modules PV (.

Fiche MIS 2 : Méthodes et Outils pour la Conception et la Commande Robuste de Système lisations multi-échelle pour l'analyse du comporte- . système physique ou de conduire la synthèse d'une .. sur des composants on/off à haute fréquence de .. quées à la conception d'un réseau de PLL (boucles.

Tableau1 : synthèse des Unités d'Enseignement. UE1 .. A la fin de la deuxième partie, l'étudiant sera capable d'analyser un système .. Conception d'une classe ... Les fonctions étudiées sont: VCO, PLL, synthèse de fréquence, LNA, PA,.

20 janv. 2014 . 1.3.1 Couplage fouille de données et analyse en ligne l'analyse des interactions entre pratiques agricoles et milieu, et la synthèse .. Nous décrivons la méthodologie suivie pour la conception et la construc- . en trois catégories : opérateurs de structuration (Rotate, Switch, Push, Pull), de sélec-.

Programme : Synthèse d'Huffman asynchrone et synchrone. . Objectifs : Savoir mettre en oeuvre le langage VHDL, pour la modélisation, la conception et la synthèse des . Objectifs : Présentation et analyse des principales fonctions non linéaires pour le . fréquence, filtrage et désaccentuation, amplificateur push-pull.

20 2 Synthétiseur de fréquences PLL 21 2.1 Introduction générale . . 49 4.3.2 Synthèse « manuelle » d'un filtre à éléments localisés . .. Dans quelques secteurs, les écobilans ou analyse du cycle de vie (ACV) sont devenus des éléments.

J'ai eu à utiliser les outils de CAO nécessaire à la conception de circuits RF (tels . Etude, synthèse et analyse d'articles scientifiques (propriétés thermiques de . Synthèse de fréquence(PLL,DDS); Semi-conducteurs; Analyseur de réseaux.

La synthèse de fréquence consiste à générer à partir d'un signal fourni par un oscillateur de référence, un signal de fréquence différente. La stabilité de.

NOTE DE SYNTHÈSE . nous nous intéresserons plus particulièrement à la conception électronique des récepteurs GPS. 2 Principes de fonctionnement. a) le signal GPS: Les satellites émettent en permanence en bande L sur les 2 fréquences: . Ces récepteurs procèdent à une analyse de la phase des porteuses L1 et L2.

4 oct. 2012 . 1 Introduction : synthèse de systèmes logiques en circuit .. permettant de prendre en charge la conception complète d'un circuit : du design à .. 2 à 4 PLL pour multiplier ou diviser les fréquences d'horloge entrantes, les retarder Analyse temporelle : elle permet de vérifier que le cahier des charges en.

Conception de systèmes haut-niveau, architectures multi-cœurs et hautes . Conception de circuits intégrés numériques et analogiques, . (Basse Fréquence). (2) .. PLL, Alimentation DC-DC, Conversion A/N . Modélisation, Analyse et Simulation des Systèmes . Circuits analogiques, méthodes de synthèse et outils.

Objectif : Fournir les éléments d'analyse et de synthèse des systèmes logiques combinatoires et séquentiels. . cahier des charges - conception - évaluation) ; d'autre part, la valorisation du projet conduit .. angulaires (fréquence et phase) et au changement de fréquence. .. Les PLL analogiques et semi-analogiques.

Ces composants mono-puce à gigage ultra faible combinent de la synthèse d'horloge et une . En utilisant jusqu'à quatre PLL d'atténuation de gigage indépendants et jusqu'à cinq . Ce niveau exceptionnel d'intégration et de flexibilité de fréquences élimine les . SILICON LABS simplifie la conception des arbres d'horloge.

Analyse sismique. □ Sécurité. □ Médical . fréquence) . Synthèse de signaux .. Flexible PLL clock generator ... Conception de code enfoui dans l'industrie.

"Analysis and design of an isolated single-phase power factor corrector with a fast regulation",
Electric ... 3.8 Contrôle en courant par hystérésis à fréquence de commutation constante.....
.. 4.3 Synthèse du contrôleur flou du bus continu PLL. PI. SMC. FBH. SBH. VBH.
Modulation de Largeur d'Impulsion.
Conception de synthèses de fréquences intégrées en technologies silicium, analogiques,
numériques et mixtes pour les fréquences supérieures au GHz.
CONCEPTION ORIENTEE DELAI : ETUDE .. PRESENTATION GENERALE DE LA
SYNTHESE DE FREQUENCE Mode PLL avec relance de l'oscillation. ... Cette analyse
nous permettra alors de définir sur quel type d'architectures sera.
Les fonctions étudiées sont: VCO, PLL, synthèse de fréquence, LNA, PA, .. 3-4 pour
constitution et soutenance d'un dossier d'analyse/conception d'un système.
Synthèse optique programmable de signaux hyperfréquences et micro-ondes . et de PLL
numériques permet de réaliser des synthèses de fréquence agiles avec un . Tout comme la
conception de sources laser faible bruit, cette thématique de .. (Rennes); Laboratoire d'Analyse
et d'Architecture des Systèmes (Toulouse).
Analyse de la pile des protocoles TCP-IP à l'aide de l'application Wireshark .. en œuvre
constituant un système électronique mixte : synthèse de fréquence, . Conception de circuits
intégrés numériques (front-end) : synthèse et testabilité ... Oscillateur commandé en tension
(VCO) et boucle à verrouillage de phase (PLL).
LES ANALYSES EN TEMPS DISCRET DE LA PLL PROPOSEE POUR UN PAS DE PHASE
ET UN PAS DE FREQUENCE EN PRESENCE DE . LE SECOND OBJECTIF EST LE
DEVELOPPEMENT ET LA SYNTHESE DES CIRCUITS DE.
Jon B. Hagen - Comprendre et utiliser l'électronique des hautes-fréquences . Exemple de
conception - l'oscillateur Colpitts. Exemple numérique . Analyse linéaire d'une PLL. Réponse .
Synthèse directe par mélange et division. Synthèse.
30 oct. 2017 . Tuner PLL (synthèse de fréquence) .. 24 bits / 192 kHz, conception audiophile,
DAC TI BB PCM1792, potentiomètre ALPS, connectique.
Puis, on décrit l'environnement de synthèse et le flot de conception adopté. . Le module PLL :
Le rôle des PLL consiste à assurer la gestion des réseaux globaux . dans la synthèse des
fréquences et dans le timing des systèmes configurés.
Pour cette raison, un intérêt pour la synthèse de fréquences optiques est déjà présent dans la .
1.2 Architecture d'un synthétiseur de fréquences optiques basé sur un PLL . .. conception et la
caractérisation d'un synthétiseur de fréquences optiques. . pour l'analyse de la photodétection
et des sources de bruit associées.
13 mars 2007 . d'analyse et de synthèse de la commande robuste des Machines Asynchrones à
Double . d'une composante haute fréquence associée à un traitement numérique (FFT .. Le
quatrième chapitre est consacré à la conception et à l'étude .. méthode PLL (phase locked loop)
qui permet de synchroniser la.
L'étudiant maîtrise la conception et la mise en œuvre des circuits et systèmes . Synthèse de
fréquences à PLL : boucles avec diviseur entier, diviseur P/P+1, . A/N et N/A; Analyser la
stabilité et la fonction de transfert d'une PLL; Concevoir un.
Conception d'un réseau de capteurs sans fil, faible consommation, ... 2.2.2.3 Le modèle Multi-
Wall et Multi-fréquences 48 .. 3.3 Simulation de transmission et analyse
énergétique . . 4.2.3.4 Synthèse sur les standards IEEE . . PAR. Puissance Antenne Rayonnée.
PCF. Point Coordination Function. PLL.
8 mars 2016 . [47CP8CSN] Conception de systèmes numériques. 48 . [57CP9AM1] CEM des
cartes et systèmes - CEM en basses fréquences ... Modèles pour l'analyse et la synthèse de
systèmes séquentiels synchrones ... Quartz, PLL.

Conception de synthèses de fréquences à 24 GHz à base de diviseurs à . En général, la fonction synthèse de fréquence est réalisée à l'aide d'une boucle . Boucle à phase asservie · PLL. Vous aimerez aussi . La place des jeux traditionnels dans l'EPS : analyse socio-historique de 1891 à nos jours; le cas de la Gironde.

